

ジーダットが開催するプライベートセミナー

JEDAT Solution Seminar 2026

明るく! 楽しく! 元気よく!
つくる力で、
未来を拓く。

Design the future. Create what's next.

～AIが拓く半導体設計の革新とその先の未来へ～

2026
11/12 木

セミナー 10:00 ～ (受付開始 9:30)
レゼプション 16:45 ～

開催場所 ベルサール八重洲 2F
アクセス 東京メトロ日本橋駅 A7出口直結
JR東京駅八重洲北口徒歩4分
形式 会場開催
参加費 無料 (事前登録制)



基調
講演

「世界の半導体産業は、2026年に倍増の200兆円以上に成長！
～時代のキーワードはAI、日本企業の活躍に大きな期待感～」

株式会社産業タイムズ社 取締役会長 特別編集委員 泉谷 渉 様



招待
講演

「ジーダットと紡ぐサーキットデザイン教育の軌跡」

有明工業高等専門学校 創造工学科 (人間・福祉工学系) ・情報システムコース 教授
サーキットデザイン教育センター (CDEC: シーデック) センター長 石川 洋平 様



招待
講演

「日本の半導体設計産業の今後と人材の育成」

九州大学 名誉教授 国立情報学研究所 副所長 特任教授 安浦 寛人 様



特別
講演

「メイド・イン・ジャパンの挑戦：チップレット技術が拓く新次元への道」

Rapidus株式会社 専務執行役員 Chiplet Solutions本部長 折井 靖光 様



事例
紹介

「SX-Meisterを活用したソニーのCMOSイメージセンサー設計」 ソニーセミコンダクタソリューションズ株式会社 様
「PowerVolt活用によるセンサー設計事例の紹介」 アルプスアルパイン株式会社 様

右記QRコード または 下記URLよりお申し込みください
<https://cloud.conference-er.com/event/c1572651435>

- ✓ 事前登録制です
- ✓ ご参加は無料です



JEDAT Solution Seminar 2026事務局

☎ 03-6262-8401

✉ jedat_solution_seminar@jedat.co.jp



PROGRAM

9:30～	受付開始
10:00～10:10	開催のご挨拶 株式会社ジーダット 代表取締役 社長執行役員 松尾 和利
10:10～11:00  基調講演	世界の半導体産業は、2026年に倍増の200兆円以上に成長！～時代のキーワードはAI、日本企業の活躍に大きな期待感 株式会社産業タイムズ社 取締役会長 特別編集委員 泉谷 渉 様
11:00～11:05	休憩
11:05～11:45	SX-Meister開発計画と最新情報 ～AIが拓くアナログ設計の未来～ 株式会社ジーダット EDA開発本部 システム1部 2課 課長 小足 正義 株式会社ジーダット グローバル営業戦略部 部長 小野 信任 AI活用を軸に進化するSX-Meisterの開発計画と最新情報をご紹介します。 AIへの日本語指示でSX-Meisterを操作し、設計作業を効率化する「AI設計支援機能」、世界初のAIによるアナログ回路合成に取り組む「CTGEN」を中心に、AIが拓くアナログ設計の未来についてご紹介します。
11:45～12:25	休憩（お弁当をご用意しております）
12:25～12:40	EDA技術で変える、高品質なデザインサービス 株式会社ジーダット デバイスソリューション本部 デバイスソリューション2部 1課 チーフエンジニア 山内 秀俊 アナログ・ミックスドシグナルICを中心に、仕様検討から回路・レイアウト設計、検証、評価までを支援する当社のデザインサービスをご紹介します。EDA技術と設計ノウハウを融合し、開発の手戻り削減、検証品質の向上、TAT短縮に貢献するソリューションを紹介します。
12:40～13:00	エージェンティックAIの大本命ChipAgentsのご紹介 株式会社ジーダット Strategic Sales Advisor 明石 貴昭 2026年、エージェンティックAIが爆発的な広がりを見せています。設立からわずか2年、既に世界120社で採用される、チップ開発に特化したAIエージェントの先駆け「ChipAgents」の魅力をご紹介します。 ChipAgentsはEDAベンダー、LLM、計算プラットフォームに依存せず、皆様の既存環境・既存投資を活かしながら、EDAエキスパートのAIエージェントが設計業務を支援します。RTL設計・検証から論理合成、PPA解析・最適化まで、複数のエージェントがEDAツールを自律的に使い、結果を解析しながら設計を反復・改善します。 皆様の人材リソースは十分でしょうか？ 必要な専門スキルをすべてのエンジニアが備えているでしょうか？ AIエージェントが24時間365日、計算リソースを活用して並列に動き続ける —— そんな新しいチップ開発の姿が、既に現実になりつつあります。
13:00～13:30  事例紹介	SX-Meisterを活用したソニーのCMOSイメージセンサー設計 ソニーセミコンダクタソリューションズ株式会社 モバイルシステム事業部 バックエンド設計部 IPF4課 松本 貴幸 様 ソニーのCMOSイメージセンサー設計では、アナログマクロ間の配線に厳しい抵抗・容量・ノイズ制約が課され、高品質な配線と設計効率の両立が大きな課題となっています。 ソニーは長年にわたりジーダット社と協業し、SX-Meisterを活用したカスタム配線の効率化に取り組み、設計品質を維持しながらTAT短縮と手戻り削減を実現してきました。本発表では、その具体的な取り組みと成果を紹介します。
13:30～13:35	休憩
13:35～14:05  事例紹介	PowerVolt活用によるセンサー設計事例の紹介 アルプスアルパイン株式会社様 S & C 4 技術部 第3グループ 高橋 亨 様 アルプスアルパインでは、磁気ヘッド生産で培った磁気技術と薄膜プロセス技術を応用し、各種センサー製品の開発・製造を行っています。近年、センサーには小型化・多機能化への要求が高まっており、設計の複雑化が進んでいます。 このような状況の中、高品質を維持しながら効率的な設計を実現することが重要な課題となっています。 本講演では、PowerVoltを活用して設計初期段階から配線パターンの妥当性を検証することで、試作工数の削減および設計後戻りの低減を実現したセンサー設計事例について紹介します。
14:05～14:45  招待講演	ジーダットと紡ぐサーキットデザイン教育の軌跡 有明工業高等専門学校 創造工学科（人間・福祉工学系）・情報システムコース 教授 サーキットデザイン教育センター（CDEC：シーデック）センター長 石川 洋平 様
14:45～15:00	休憩
15:00～15:40  招待講演	日本の半導体設計産業の今後と人材の育成 九州大学 名誉教授 国立情報学研究所 副所長 特任教授 安浦 寛人 様
15:40～15:45	休憩
15:45～16:35  特別講演	メイド・イン・ジャパンの挑戦：チップレット技術が拓く新次元への道 Rapidus株式会社 専務執行役員 Chiplet Solutions本部長 折井 靖光 様
16:45～	レセプション

