

報道機関各位

2008年10月14日

株式会社ジエダット

ミックスドシグナル LSI 設計用プロセス・デザイン・キットの 配布開始に関するお知らせ

本日、株式会社ジエダット(本社：東京都中央区、代表取締役社長：石橋眞一、以下「ジエダット」)は、Semiconductor Manufacturing International Corp. (本社：中国・上海市、社長：リチャード・チャン、以下「SMIC」)と、同社のプロセス向けミックスドシグナル LSI 設計用のプロセス・デザイン・キット(以下「PDK」)をジエダットのカスタム設計プラットフォーム： α -SX 設計システム(以下「 α -SX」)上で開発し、今後両社のお客様に配布して行くことで合意しました。

今回ご提供する PDK は、SMIC の $0.18\mu\text{m}$ プロセスをターゲットにミックスドシグナル等のカスタム LSI を開発するユーザが、ジエダットの α -SX システムを利用することで効率良く設計できることを目指して開発いたしました。

この PDK は、2008 年 11 月よりジエダットおよび SMIC からご提供を開始いたします。 α -SX 並びに PDK のサポートについては、ジエダットまでお問い合わせ下さい。

今後もジエダットは、お客様のご要望により α -SX 上で利用できる PDK の種類を順次拡大していく予定で、今回はその一環としての開発です。

■ 株式会社ジエダット (Jedat Inc.) 概要

所在地 : 東京都中央区日本橋小舟町 6-6
設立 : 2004 年 2 月 2 日
資本金 : 760,007,110 円
代表取締役社長 : 石橋眞一
事業内容 : 半導体や FPD 向けの CAD ソフトウェア (EDA) の研究、開発、販売およびコンサルティング

■ 本件に関するお問い合わせ先

【報道機関】

株式会社ジエダット 経営企画部 太田裕彦
TEL : 03-5847-0312

【お客様】 (α -SX 並びに PDK については)

株式会社ジエダット 営業技術本部 小野信任
TEL : 03-5847-0314

以上